

# 1. 정보통신공학과-DSP SoC CDR의 목표

CDR 목표	21세기 "IT를 통한 지능기반사회 구축"을 위해 창조적 능력을 갖춘 디지털신호 처리 SoC 전문가 양성을 교육목표로 함
CDR 대상직업군	DSP 관련 펌웨어 분야 DSP 칩설계 분야 DSP 프로세서 설계 분야 DSP 관련 연구소



## 2. 정보통신공학과-DSP SoC CDR 직업수요분석

현황	<ul style="list-style-type: none"><li>- 현재 대기업뿐만 아니라 많은 중견 기업들도 DSP SoC 분야의 연구개발인력을 채용하고 있음</li><li>- 2012년 상반기의 경우 취업 포털 사이트에서 DSP Soc 및 관련 소프트웨어 분야에서 1000건이 넘는 신규 채용 공고가 검색되었음</li></ul>
수요예측	<ul style="list-style-type: none"><li>-Smart TV 및 Smart Phone의 발전 속도는 더욱 빨라져 기존 ASIC 개발 방식 이외에 DSP SoC 분야가 각광을 받을 것으로 기대됨.</li><li>-DSP SoC와 이와 관련된 소프트웨어 연구개발인력 채용이 증가 할 것으로 판단됨.</li></ul>



### 3. 정보통신공학과-DSP SoC CDR 교육과정

학년	학기	정보통신공학과 학과(전공) 교육과정	중점 과목	연계선택과목
1 학 년	1			C프로그래밍 I (3/3) C프로그래밍프로젝트(3/3) 물리모델프로그래밍(3/3) 미적분학프로그래밍(3/3)
	2	자료구조설계(3/3)	자료구조설계(3/3)	C프로그래밍 II (3/3) 공업수학프로그래밍(3/3) 수치해석프로그래밍(3/3)
2 학 년	1	전기회로및설계(6/6) 논리회로및Verilog설계(6/6)	전기회로및설계(6/6) 논리회로및Verilog설계(6/6)	
	2	신호및시스템(3/3) 컴퓨터구조및설계(6/6) 심화객체지향프로그래밍(6/6)	신호및시스템(3/3) 컴퓨터구조및설계(6/6) 심화객체지향프로그래밍(6/6)	

학년	학기	정보통신공학과 학과(전공) 교육과정	중점 과목	연계선택과목
3 학 년	1	마이크로프로세서및설계(6/6) 디지털통신설계(6/6) 임베디드시스템설계(6/6) 전기·전자·통신교과교육론(3/3)	마이크로프로세서및설계(6/6) 디지털통신설계(6/6) 임베디드시스템설계(6/6)	
	2	네트워크설계(6/6) 모바일프로그래밍설계(6/6) DSP및설계(6/6) 전자회로및설계(6/6) 전공과취업 I (정보통신공학)(1/1) 전기·전자·통신교과교재및연구법(1/1) 전기·전자·통신교과논리및논술(2/2)	DSP및설계(6/6) 전자회로및설계(6/6)	
4 학 년	1	스마트비전및증강현실(3/3) HDL설계(3/3) 캡스톤설계 I (3/3) 전공과취업 II (정보통신공학)(1/1) 반도체공학및공정(3/3) PRT현장실습 I (2/2)	캡스톤설계 I (3/3) 반도체공학및공정(3/3) PRT현장실습 I (2/2)	
	2	휴먼인터페이스공학 (3/3) PRT현장실습2 (2/2) 캡스톤설계2(3/3) 디스플레이공학(3/3) 특허와특허실무(6/6)	PRT현장실습2 (2/2) 캡스톤설계2(3/3) 디스플레이공학(3/3) 특허와특허실무(6/6)	

학년	학기	정보통신공학과 학과(전공) 교육과정	중점과목	연계선택과목
전 체	1			
	2			
			82/82	21/21

#### 4. 정보통신공학과-DSP SoC CDR 자율프로그램

구분	개인	그룹
교내	<p>자율적으로 운영</p> <hr/> <p>관련전공 학과교수 면담</p> <hr/> <p>산업체 선배와의 대화</p> <hr/> <p>졸업작품 설계</p> <hr/>	<p>전공 소모임 참여</p> <hr/>
교외	<p>자격증 취득</p> <hr/> <p>산업체 현장실습</p> <hr/> <p>학원 등의 심화 학습</p> <hr/>	<p>SoC 설계 공모전 참가</p> <hr/>